

INGEGNERIA ELETTRONICA

corso di laurea magistrale LM-29

UNIVERSITÀ DEGLI STUDI DI PERUGIA – DIPARTIMENTO DI INGEGNERIA
ANNO ACCADEMICO 2026-2027

Via G. Duranti, 93 - 06125 - Perugia

dipartimento.ing@unipg.it



A. D. 1308

unipg

DIPARTIMENTO
DI INGEGNERIA

Corso di Laurea Magistrale in Ingegneria Elettronica

Regolamento didattico

Titolo I – Dati Generali

ART. 1 FUNZIONI E STRUTTURA DEL CORSO DI STUDIO

Il presente regolamento disciplina il Corso di laurea magistrale in Ingegneria Elettronica (classe LM-29 Ingegneria Elettronica) del Dipartimento di Ingegneria dell'Università degli Studi di Perugia in conformità alla legge 19 novembre 1990 n. 341, al Decreto del Ministro dell'Istruzione dell'Università e della Ricerca 22 ottobre 2004 n. 270, successive modificazioni e relativi decreti attuativi e al Regolamento didattico di Ateneo.

Il corso è attivo presso la sede di Perugia ed è coordinato dal Consiglio di Intercorso di Studi in Ingegneria dell'Informazione (struttura didattica), presieduto pro tempore dal prof. Walter Didimo.

Sito web: <https://orienta.ing.unipg.it/IngInformazione/lm29/>

Il corso di studio rilascia il titolo di “Dottore magistrale in Ingegneria Elettronica”.

ART. 2 OBIETTIVI FORMATIVI SPECIFICI, SBOCCHI OCCUPAZIONALI E PROFESSIONALI

a) Obiettivi formativi specifici del corso di studio.

Il Corso di Laurea Magistrale in Ingegneria Elettronica mira a fornire agli studenti conoscenze e competenze per rimanere aggiornati rispetto ai cambiamenti delle tecnologie elettroniche abilitanti l'evoluzione dei molteplici campi di applicazione.

Il Corso ha l'obiettivo specifico di trasferire agli studenti competenze interdisciplinari in relazione all'elettronica di consumo, all'elettronica per l'aerospazio e all'elettronica in ambito industriale, con particolare attenzione alle infrastrutture per il trattamento e la trasmissione di segnali generati da una molteplicità di dispositivi, inclusi i sensori. In tale contesto, viene considerato approfonditamente lo sviluppo di componenti e apparati elettronici di basso consumo ed elevata compatibilità ambientale (ad esempio basati su supporti e involucri eco-compatibili), l'adozione di tecnologie ad alta frequenza, sino alle onde millimetriche, e l'uso di segmenti di comunicazione eterogenei, cablati e wireless, per connessioni su scale che vanno dall'indoor al satellitare.

Il percorso formativo si articola come segue:

- In una prima fase, lo studente acquisisce conoscenze avanzate relativamente all'elaborazione numerica e statistica dei segnali e ai componenti base dei sistemi elettronici e di telecomunicazioni, come sistemi embedded, sistemi di misura distribuiti e antenne. Lo studente può inoltre acquisire competenze sull'elettronica di potenza e sugli apparati e i dispositivi per l'energia elettrica.

- In una seconda fase, lo studente focalizza l'attenzione sulle tecnologie elettroniche di più ampia applicazione quali: microelettronica e nanoelettronica, sensori e sistemi a basso consumo, materiali innovativi per l'elettronica, sistemi a microonde e radiofrequenza, compatibilità elettromagnetica. Tali tecnologie sono declinate secondo le principali linee applicative quali, a titolo di esempio non restrittivo: sistemi per l'interconnessione di "oggetti", sistemi di gestione dell'energia e sistemi per l'aerospazio.

- Il percorso formativo comprende anche l'acquisizione di importanti competenze integrative nell'ambito dell'ingegneria delle telecomunicazioni, maggiormente incentrate sui sistemi di trasmissione digitale e sulle tecnologie per le comunicazioni machine-to-machine.

- Parte integrante del percorso formativo è l'utilizzo di diversi laboratori specialistici, che permettono agli studenti di approfondire gli aspetti applicativi attraverso attività progettuali e realizzative, autonome e di gruppo.

- Lo studente ha anche la possibilità di svolgere tirocini e tesi aziendali, sia in ambito nazionale che internazionale, per sperimentare e ampliare le proprie abilità pratiche, e per favorire il suo futuro inserimento nel mondo del lavoro. Le attività di tirocinio sono tipicamente concentrate al secondo anno, verso la fine del percorso di studi.

La prova finale, di norma basata su un'attività di progetto e realizzazione, prevede la descrizione di tale attività con una monografia scritta, e verte su un argomento in una o più tematiche di interesse del CdS.

Per ampliare le proprie esperienze e il proprio bagaglio culturale, gli studenti del Corso possono accedere a programmi di internazionalizzazione, svolgendo all'estero una parte del proprio percorso di studi (esami o tesi di laurea), presso università, aziende o centri di ricerca di prestigio.

Il percorso di studi prevede un congruo numero di crediti formativi per il rafforzamento delle conoscenze sulla lingua inglese.

Al termine del corso di studi, i laureati saranno in grado di progettare, realizzare e gestire, in diversi ambiti applicativi, sistemi elettronici di diversa complessità.

b) Sbocchi occupazionali e professionali specifici per il corso di studio.

Il corso mira alla formazione del profilo professionale di seguito descritto.

INGEGNERE ELETTRONICO

Funzione in un contesto di lavoro. L'ingegnere elettronico progetta sistemi hardware e software nel settore delle tecnologie e dei sistemi per la generazione, la trasmissione, l'elaborazione e l'acquisizione dei segnali e dell'informazione. Si occupa della progettazione, sviluppo, collaudo e manutenzione di dispositivi circuiti e sistemi elettronici. Conduce ricerche applicando le conoscenze e le competenze acquisite durante il corso di studi allo sviluppo di elettronica commerciale, industriale e scientifica. Tali applicazioni possono spaziare, senza restrizione, dalla progettazione di dispositivi in grado di interagire e scambiare dati in aree limitate ad alta densità, allo sviluppo di sistemi di comunicazione su ampia scala, sfruttando, in ambo i casi, canali di comunicazione cablati e wireless. L'ingegnere elettronico, inoltre, è in grado di gestire laboratori di test e misura; di

sovrintendere al collaudo di impianti e macchinari; di coordinare gruppi di lavoro (inclusa la formazione del personale coinvolto).

Competenze associate alla funzione. Saper analizzare la complessità di un problema, proponendo diverse strategie risolutive, a livello di sistema e di componenti. Saper valutare e confrontare l'efficacia e la complessità delle soluzioni proposte. Essere in grado di orientarsi tra le tecnologie elettroniche e dell'ICT e di integrarle efficacemente per la realizzazione di sistemi. Conoscere e applicare le principali metodologie di progetto elettronico. Conoscere i principali aspetti legati alla sicurezza e all'affidabilità, alla sostenibilità dei sistemi elettronici, nonché alla loro conformità agli standard.

Sbocchi professionali. Gli sbocchi occupazionali comprendono la libera professione, l'impiego in aziende e studi di ingegneria elettronica, di telecomunicazioni, di automazione industriale, di sviluppo software e firmware, nonché l'inserimento nei relativi settori di ricerca, sviluppo e certificazione.

c) Le attività didattiche si sviluppano in due anni con un carico didattico di 120 cfu sostanzialmente equidistribuito nei due anni. Il calendario delle attività didattiche è stabilito dal Dipartimento di Ingegneria nell'ambito delle azioni di coordinamento con gli altri corsi di studio.

d) Il titolo di studio dà la possibilità di accedere a master di II livello e corsi di dottorato di ricerca.

e) Le parti sociali, consultate, hanno espresso parere favorevole all'attivazione del corso di studio.

ART. 3 REQUISITI DI AMMISSIONE E MODALITÀ DI VERIFICA

È prevista, per il corso di laurea magistrale, un'utenza sostenibile di 80 unità.

L'accesso al corso di laurea magistrale in Ingegneria Elettronica richiede il possesso di una laurea italiana di primo livello, o di una laurea italiana conseguita secondo l'ordinamento previgente il D.M.509/99, o di altro titolo di studio conseguito all'estero riconosciuto idoneo e di durata almeno triennale. L'accesso richiede inoltre il possesso di *requisiti curriculari* (vedi comma a) e di una *adeguata preparazione personale* (vedi comma b) circa i metodi e i contenuti generali nelle discipline scientifiche di base e nelle discipline dell'ingegneria caratterizzanti per la classe di laurea LM-29.

a) *I requisiti curriculari* per l'accesso consistono nell'aver conseguito almeno 85 Crediti Formativi Universitari nei settori scientifico-disciplinari di seguito elencati, relativi principalmente: (i) alle attività di base della classe L-8, (ii) alle attività caratterizzanti della classe L-8, con particolare riferimento agli ambiti Ingegneria Elettronica, Ingegneria Informatica e Ingegneria delle Telecomunicazioni:

MATH-02/A (ex. MAT/02) - Algebra
 MATH-02/B (ex. MAT/03) - Geometria
 MATH-03/A (ex. MAT/05) - Analisi matematica
 MATH-03/B (ex. MAT/06) - Probabilità e statistica matematica
 MATH-04/A (ex. MAT/07) - Fisica matematica
 MATH-05/A (ex. MAT/08) - Analisi numerica
 MATH-06/A (ex. MAT/09) - Ricerca operativa

PHYS-01/A (ex. FIS/01) - Fisica sperimentale delle interazioni fondamentali
 PHYS-02/A (ex. FIS/02) - Fisica teorica delle interazioni fondamentali
 PHYS-03/A (ex. FIS/01; FIS/03) - Fisica sperimentale della materia
 PHYS-04/A (ex. FIS/02; FIS/03) - Fisica teorica della materia
 CHEM-03/A (ex. CHIM/03) - Chimica generale e inorganica
 CHEM-06/A (ex. CHIM/07) - Fondamenti chimici delle tecnologie
 STAT-01/A (ex. SECS-S/01) - Statistica
 STAT-01/B (ex. SECS-S/02) - Statistica per la ricerca sperimentale e tecnologica
 INFO-01/A (ex. INF/01) - Informatica
 IINF-01/A (ex. ING-INF/01) - Elettronica
 IINF-02/A (ex. ING-INF/02) - Campi Elettromagnetici
 IINF-03/A (ex. ING-INF/03) - Telecomunicazioni
 IINF-04/A (ex. ING-INF/04) - Automatica
 IINF-05/A (ex. ING-INF/05) - Sistemi di elaborazione delle informazioni
 IMIS-01/B (ex. ING-INF/07) - Misure elettriche ed elettroniche
 IJET-01/A (ex. ING-IND/31) - Elettrotecnica

Sono conteggiati solo i CFU acquisiti con specifiche verifiche di profitto in percorsi universitari e sono esclusi i CFU acquisiti in base a valutazioni di conoscenze e abilità professionali certificate. In caso di studente con titolo di studio conseguito all'estero riconosciuto idoneo, o in caso di possessori di laurea secondo l'ordinamento previgente il D.M.509/99, i requisiti curriculari verranno valutati da una apposita commissione sulla base della certificazione del percorso formativo svolto per il conseguimento del titolo di studio.

Lo studente che non ha i requisiti curriculari può essere ammesso al corso di laurea magistrale in Ingegneria Elettronica previo recupero dei crediti formativi attraverso uno specifico percorso didattico concordato con il corso di laurea.

b) I *requisiti di preparazione personale* prevedono una votazione media pesata di almeno 21/30, conseguita in almeno 50 CFU nei SSD di cui al punto a).

In caso di studente con titolo di studio conseguito all'estero riconosciuto idoneo, o in caso di possessori di laurea secondo l'ordinamento previgente il D.M.509/99, la preparazione personale sarà valutata dalla commissione di cui al comma a) sulla base del curriculum dello studente e della certificazione delle votazioni riportate.

c) Qualora il criterio b) non sia verificato, lo studente deve superare una prova per la valutazione dell'adeguatezza della preparazione personale. Tale prova di valutazione si terrà prima dell'inizio delle attività didattiche, in una data definita dal corso di studio, eventualmente concordata con lo studente interessato all'iscrizione. La prova potrà essere di tipo scritto, con domande a risposta multipla, di tipo orale, o una combinazione delle due. Le prove verteranno sui contenuti degli insegnamenti tipici dei corsi di laurea triennale nella classe L-8 e, in particolare, in quei settori scientifico-disciplinari di cui al comma a) per i quali il curriculum dello studente evidenzia una maggiore criticità, sia in termini di CFU che di associata votazione. Alla prova orale sarà possibile anche verificare la capacità di risoluzione di problemi elementari a risposta aperta.

d) Il Consiglio di Corso di Studio potrà predisporre attività didattiche di recupero finalizzate al raggiungimento dei requisiti per l'accesso.

e) In casi particolari, il Consiglio di Corso di Studio potrà prevedere, per coloro che soddisfano i requisiti di accesso, percorsi dipendenti dai requisiti curriculari soddisfatti e/o dal risultato della verifica della personale preparazione. Tali percorsi consentono comunque il conseguimento della laurea magistrale con 120 CFU, senza attività formative aggiuntive.

ART. 4 PASSAGGI E TRASFERIMENTI

Per permettere un efficace inserimento nelle attività didattiche, la presentazione della pratica di passaggio da altro corso di studio e/o trasferimento da altro Ateneo deve avvenire, di norma, entro il mese di ottobre.

Titolo II – Percorso Formativo

ART. 5 CURRICULA

Il Corso di laurea magistrale in Ingegneria Elettronica si articola in due curricula:

- ICT Electronics
- Industrial Electronics

Ad ogni CFU erogato corrispondono 25 ore di impegno dello studente, di cui 8 ore di didattica frontale e 17 ore di autoapprendimento.

ART. 6 PERCORSI FORMATIVI

Si riportano di seguito i percorsi formativi relativi ai cicli didattici 2026 (A - I e II anno) e 2025 (B - II anno).

A. CICLO 2026

Curriculum ICT Electronics

I anno (2026-2027)

| Attività formative | Ambito disciplinare | Denominazione insegnamento | Moduli | SSD | CFU | Modalità di verifica | Semestre |
|--------------------|------------------------|--|--------|---|-----------|----------------------|-------------------------|
| Caratterizzante | Ingegneria Elettronica | Embedded Electronic Systems | | IINF-01/A | 9 | esame | I |
| Affine | | Digital Signal Processing (in inglese) | | IINF-03/A | 9 | esame | I |
| Affine | | <u>Uno tra i seguenti insegnamenti:</u> - Fondamenti di Internet - Machine Learning and Data Analysis (in inglese) - Ingegneria dei Sistemi di Controllo - Basi di Dati - Software Engineering and AI-enabled Systems | | IINF-03/A IINF-04/A IINF-04/A IINF-05/A IINF-05/A | 9 | esame | I I II I II |
| Caratterizzante | Ingegneria Elettronica | Antennas (in inglese) | | IINF-02/A | 9 | esame | II |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Distributed Measurement Systems - Measurement Data Processing (in inglese) | | IMIS-01/B IMIS-01/B | 9 | esame | I II |
| Affine | | <u>Uno tra i seguenti insegnamenti:</u> - Digital Transmission Systems - Machine to Machine Networks - Systems for Aerospace: Compliance and Testing Protocols | | IINF-03/A IINF-03/A IIET-01/A | 6 | esame | II II II |
| Totale CFU | | | | | 51 | | |

II anno (2027-2028)

| Attività formative | Ambito disciplinare | Denominazione insegnamento | Moduli | SSD | CFU | Modalità di verifica | Semestre |
|--------------------|------------------------|---|---|-----------|-----|----------------------|----------|
| Caratterizzante | Ingegneria Elettronica | Systems and Circuits for IoT | Passive Circuit Design for IoT | IINF-02/A | 6 | esame | I |
| | | | Electronic Systems and Subsystems for IoT | IINF-01/A | 6 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Radio-Frequency Integrated Circuits Design | | IINF-01/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Nanometer CMOS IC Design | | IINF-01/A | | | I |

| | | | | | | | |
|------------------------------|-----------------------------------|---|--|------------------------|-----------|----------|----------|
| | | - Microwave and Radio Frequency Components and Systems <i>(in inglese)</i> | | IINF-02/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Remote Sensing and EM Diagnostics | | IINF-02/A | 9 | esame | II |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Sensors and Actuators - Bioelectromagnetics | | IINF-01/A IINF-02/A | 6 | esame | II II |
| Scelta Libera | | | | | 9 | esame | |
| Ulteriori Attività Formative | Ulteriori Conoscenze Linguistiche | Lingua inglese B2* | | | 3 | idoneità | |
| Prova Finale | | | | | 12 | | |
| Totale CFU | | | | | 69 | | |

* La verifica delle conoscenze avviene presso il Centro Linguistico di Ateneo

Curriculum Industrial Electronics

I anno (2026-2027)

| Attività formative | Ambito disciplinare. | Denominazione insegnamento | Moduli | SSD | CFU | Modalità di verifica | Semestre |
|--------------------|------------------------|---|--------|--------------------------------------|-----------|----------------------|---------------|
| Caratterizzante | Ingegneria Elettronica | Embedded Electronic Systems | | IINF-01/A | 9 | esame | I |
| Affine | | Digital Signal Processing <i>(in inglese)</i> | | IINF-03/A | 9 | esame | I |
| Affine | | <u>Uno tra i seguenti insegnamenti:</u> - Machine Learning and Data Analysis <i>(in inglese)</i> - Ingegneria dei Sistemi di Controllo - Fundamentals of Electrical Machines | | IINF-04/A IINF-04/A I IET-01/A | 9 | esame | I II II |
| Caratterizzante | Ingegneria Elettronica | Power Electronics | | IINF-01/A | 9 | esame | I |
| Affine | | Fundamentals of Electrical Drives | | I IET-01/A | 9 | esame | II |
| Affine | | Digital Transmission Systems | | IINF-03/A | 6 | esame | II |
| Totale CFU | | | | | 51 | | |

II anno (2027-2028)

| Attività formative | Ambito disciplinare. | Denominazione insegnamento | Moduli | SSD | CFU | Modalità di verifica | Semestre |
|------------------------------|-----------------------------------|---|--------|------------------------|-----------|----------------------|----------|
| Caratterizzante | Ingegneria Elettronica | Industrial Applications of Radio-Frequencies | | IINF-02/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Nanometer CMOS IC Design | | IINF-01/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Electromagnetic Compatibility <i>(in inglese)</i> | | IINF-02/A | 6 | esame | I |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Sensors and Actuators - Bioelectromagnetics | | IINF-01/A IINF-02/A | 6 | esame | II II |
| Caratterizzante | Ingegneria Elettronica | Electrical Measurements for Industry <i>(in inglese)</i> | | IMIS-01/B | 9 | esame | II |
| Scelta Libera | | | | | 15 | esame | |
| Ulteriori Attività Formative | Ulteriori Conoscenze Linguistiche | Lingua inglese B2* (idoneità) | | | 3 | idoneità | |
| Prova Finale | | | | | 12 | | |
| Totale CFU | | | | | 69 | | |

* La verifica delle conoscenze avviene presso il Centro Linguistico di Ateneo

B. CICLO 2025

Curriculum ICT Electronics

Il anno (2026-2027)

| Attività formative | Ambito disciplinare | Denominazione insegnamento | Moduli | SSD | CFU | Modalità di verifica | Semestre |
|------------------------------|-----------------------------------|--|---|------------------------|-----------|----------------------|----------|
| Caratterizzante | Ingegneria Elettronica | Systems and Circuits for IoT | Passive Circuit Design for IoT | IINF-02/A | 6 | esame | I |
| | | | Electronic Systems and Subsystems for IoT | IINF-01/A | 6 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Radio-Frequency Integrated Circuits Design | | IINF-01/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Nanometer CMOS IC Design - Microwave and Radio Frequency Components and Systems (in inglese) | | IINF-01/A IINF-02/A | 9 | esame | I I |
| Caratterizzante | Ingegneria Elettronica | Remote Sensing and EM Diagnostics | | IINF-02/A | 9 | esame | II |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Sensors and Actuators - Bioelectromagnetics | | IINF-01/A IINF-02/A | 6 | esame | II II |
| Scelta Libera | | | | | 9 | esame | |
| Ulteriori Attività Formative | Ulteriori Conoscenze Linguistiche | Lingua inglese B2* | | | 3 | idoneità | |
| Prova Finale | | | | | 12 | | |
| Totale CFU | | | | | 69 | | |

* La verifica delle conoscenze avviene presso il Centro Linguistico di Ateneo

Curriculum Industrial Electronics

Il anno (2026-2027)

| Attività formative | Ambito disciplinare. | Denominazione insegnamento | Moduli | SSD | CFU | Modalità di verifica | Semestre |
|------------------------------|-----------------------------------|---|--------|------------------------|-----------|----------------------|----------|
| Caratterizzante | Ingegneria Elettronica | Industrial Applications of Radio-Frequencies | | IINF-02/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Nanometer CMOS IC Design | | IINF-01/A | 9 | esame | I |
| Caratterizzante | Ingegneria Elettronica | Electromagnetic Compatibility (in inglese) | | IINF-02/A | 6 | esame | I |
| Caratterizzante | Ingegneria Elettronica | <u>Uno tra i seguenti insegnamenti:</u> - Sensors and Actuators - Bioelectromagnetics | | IINF-01/A IINF-02/A | 6 | esame | II II |
| Caratterizzante | Ingegneria Elettronica | Electrical Measurements for Industry (in inglese) | | IMIS-01/B | 9 | esame | II |
| Scelta Libera | | | | | 15 | esame | |
| Ulteriori Attività Formative | Ulteriori Conoscenze Linguistiche | Lingua inglese B2* (idoneità) | | | 3 | idoneità | |
| Prova Finale | | | | | 12 | | |
| Totale CFU | | | | | 69 | | |

* La verifica delle conoscenze avviene presso il Centro Linguistico di Ateneo

Scelta libera e tirocini. Le attività a *scelta libera* possono includere:

- (i) Insegnamenti attivati presso questo CdS o presso altri CdS del Dipartimento di Ingegneria non già presenti nel proprio piano di studi, e i cui contenuti non siano già coperti da insegnamenti del proprio piano di studi.
- (ii) Insegnamenti di CdS al di fuori del Dipartimento di Ingegneria, coerenti con il progetto formativo del CdS. Tali insegnamenti possono: (a) concorrere a rafforzare le specifiche competenze teoriche o pratiche che il presente CdS mira a fornire; (b) ampliare lo spettro della formazione verso discipline per le quali è di

interesse l'applicazione di tecniche ingegneristiche, anche in prospettiva di future attività lavorative.

- (iii) Attività di tirocinio in ambito aziendale o all'interno di laboratori (o altri tipi di strutture) del Dipartimento di Ingegneria.

In merito agli insegnamenti di cui ai punti (i) e (ii), il Consiglio di Corso di Studi, recependo lo spirito della norma nazionale che regola i CFU a scelta libera dello studente, e come ribadito dal Parere Generale n.19 del CUN del 28/01/2015, si riserva di approvare di volta in volta la scelta dello studente e di valutare se far pesare la relativa votazione nella media ponderata della sua carriera. Detta valutazione è un parametro che concorre alla determinazione della votazione finale per il conseguimento del titolo accademico, secondo quanto stabilito dal comma 8 dell'art. 50 del Regolamento didattico d'Ateneo. In particolare, il Consiglio di Corso di Studio può decidere di non approvare la scelta di un insegnamento qualora il relativo programma sia coperto (anche parzialmente) da insegnamenti del CdS già presenti nel piano di studi dello studente.

In merito alle attività di tirocinio (aziendale o interno) di cui al punto (iii), ai sensi del regolamento pubblicato nella sezione Didattica/Tirocini del portale di Dipartimento, ogni studente può fare esperienza in una singola azienda, o laboratorio interno, per un massimo di 9 CFU. Ulteriori attività di tirocinio, fino al raggiungimento del numero massimo di CFU a scelta libera a disposizione nel curriculum, potranno essere svolte solo presso altra azienda o laboratorio interno.

Ai fini del numero complessivo di esami, i crediti formativi corrispondenti alle materie a scelta sono conteggiati come un solo esame.

Lingua straniera. Prima del conseguimento del titolo di studio lo studente deve acquisire un'attestazione della conoscenza della lingua inglese (3 CFU) di livello almeno B2 rilasciata dal Centro Linguistico di Ateneo (CLA). La verbalizzazione relativa al conseguimento dei crediti avverrà con modalità definite dal CLA. È previsto un test idoneativo di livello B2 presso il CLA al quale potranno seguire, in funzione dell'esito del test, attività didattiche dedicate svolte presso il CLA stesso. Se lo studente è già in possesso di una certificazione che attesti l'idoneità della lingua inglese di livello almeno B2, rilasciata da specifici Enti certificatori accreditati a livello internazionale, dovrà comunque rivolgersi al CLA per richiedere la convalida; ulteriori dettagli sono disponibili sul sito del CLA, all'indirizzo: <https://cla.unipg.it/certificazioni-internazionali/riconoscimento-certificazioni>.

Tutti gli insegnamenti sono svolti in modalità convenzionale, alcuni erogati in lingua italiana e alcuni in lingua inglese. Gli insegnamenti erogati in lingua inglese sono indicati con la dicitura "(in inglese)" nelle tabelle sopra riportate. Eventuali informazioni aggiuntive sui percorsi didattici sono reperibili nel sito web del Dipartimento: <http://www.ing.unipg.it/>.

Il Consiglio di Intercorso prevede, come stabilito dal Decreto Ministeriale sull'Autovalutazione Iniziale e Periodico delle Sedi e dei Corsi di Studio e Valutazione Periodica (Dlgs 19 del 27/01/2012), un'adeguata e documentata attività di controllo, valutazione e assicurazione della qualità (AQ). La valutazione potrà essere effettuata da più soggetti: corpo docente, studenti ed in particolare laureandi, associazioni esterne e/o ordini professionali, oltre che attraverso i parametri rilevati dalla banca dati Alma Laurea.

Sulla base dei Manifesti degli Studi di cui ai commi precedenti, per l'a.a. 2026-27 saranno attivati gli insegnamenti riportati nella tabella dell'**Allegato n.1 (offerta erogata)** che è da ritenersi a tutti gli effetti parte integrante del Regolamento. Nell'**Allegato n. 2 (offerta programmata)** sono indicate le coperture previste per le attività didattiche dedicate al ciclo 2026.

ART. 7 STUDENTI PART-TIME

Per gli studenti che si iscrivono come studenti part-time e con un piano di studi personale che preveda diversa articolazione del percorso formativo, potranno essere predisposte attività didattiche ad hoc in funzione delle risorse disponibili. In base alle esigenze dovute a impegni lavorativi e secondo il piano di studi, approvato dalla struttura didattica (v. Art. 9), potranno essere messe a disposizione forme dedicate di didattica, che prevedono assistenza tutoriale, attività di monitoraggio della preparazione e, se necessario, servizi didattici a distanza.

ART. 8 PROPEDEUTICITÀ, OBBLIGHI DI FREQUENZA

Non sono previste propedeuticità obbligatorie.

ART. 9 PIANI DI STUDIO

Il piano delle attività didattiche riportato nel Manifesto degli studi costituisce il piano ufficiale del corso di studio. Il Consiglio di Corso di Studio si riserva la possibilità di modificare tale piano, sulla base del precedente curriculum di studi dello studente, tenendo anche conto delle sue esigenze di formazione culturale e preparazione professionale, nel rispetto dell'ordinamento didattico vigente e degli insegnamenti attivi.

Lo studente in corso può predisporre, in deroga al piano ufficiale, un piano di studi personale, nel rispetto dell'Ordinamento didattico e delle attività effettivamente attivate.

Il piano deve essere presentato per l'approvazione, di norma, entro il mese di marzo. Deve essere predisposto con le modalità telematiche o cartacee previste dalla segreteria studenti.

ART. 10 PROVA FINALE

Il corso di studio si conclude con una prova finale che consiste nella discussione di un elaborato originale, preparato dallo studente con la supervisione di un docente che assume la funzione di relatore. Il relatore può essere anche affiancato da un correlatore, durante tutto il corso dell'elaborazione. In accordo con il Regolamento Didattico di Ateneo, possono essere relatori della prova finale i professori e i ricercatori di ruolo e quelli a tempo determinato, nonché docenti a contratto purché il provvedimento della nomina sia adottato dalla struttura didattica competente entro la vigenza del relativo contratto.

La struttura didattica può ammettere tesi prodotte collettivamente da più studenti, purché siano corredate da una relazione del/i relatore/i che attesti il contributo dei singoli studenti alla preparazione.

La struttura didattica può autorizzare la preparazione della tesi presso altre università o strutture di ricerca italiane ed estere o nell'ambito di attività di tirocinio o stage di lavoro.

La commissione per la valutazione finale è composta da sette membri ed è, di norma, presieduta dal Presidente del corso di studio. Per quanto non espressamente previsto si rimanda al Regolamento Didattico di Ateneo.

Al termine della prova finale la Commissione decide a porte chiuse la votazione finale. Tale votazione è assegnata, in conformità a linee guida della struttura didattica, tenendo conto del curriculum dello studente e della prova finale. La votazione è espressa in centodecimali. Una menzione di lode potrà essere espressa dalla Commissione, unanime, nei confronti di chi avrà conseguito il massimo punteggio.

Titolo III – Docenti - Tutor

ART. 11 DOCENTI

Le tabelle in **Allegato n.1 (offerta erogata) e n.2 (offerta programmata)** riportano la programmazione didattica 2026-27 con i docenti ufficiali e sono parte integrante del presente Regolamento. I docenti dei vari insegnamenti del corso sono anche riportati all'indirizzo: <https://www.unipg.it/didattica/corsi-di-laurea-e-laurea-magistrale>.

ART. 12 ORIENTAMENTO E TUTORATO

Qualora vengano immatricolati soggetti diversamente abili (<https://www.unipg.it/disabilita-e-dsa/studenti-con-disabilita>), la struttura didattica provvederà, su richiesta, a mettere a disposizione mezzi strumentali e personale di supporto, secondo le specifiche esigenze e compatibilmente con le risorse disponibili.

Possono svolgere attività di tutorato:

- A) Professori e ricercatori;
- B) Soggetti previsti dalla legge 170/2003;
- C) Ulteriori soggetti previsti nel Regolamento didattico di Ateneo.

È previsto un servizio rivolto a favorire l'inserimento nel mondo del lavoro dei laureati mediante strumenti di comunicazione via web ed e-mail, e mediante un comitato di indirizzo a cui partecipano anche ordini professionali e associazioni del mondo del lavoro.

Per quanto non espressamente previsto si rimanda al Regolamento Didattico di Ateneo.

Titolo IV – Norme comuni

ART. 13 APPROVAZIONE E MODIFICHE AL REGOLAMENTO

Il Regolamento è approvato dal Consiglio di Intercorso di Studi in Ingegneria dell'Informazione e dal Dipartimento di Ingegneria, entro il mese di maggio.

Annualmente si procede alla revisione del Regolamento.

In casi di comprovata necessità, modifiche al Regolamento possono essere proposte in corso d'anno dalla struttura didattica competente e approvate dalla Dipartimento.

Il presente Regolamento è conforme all'Ordinamento didattico. Il Regolamento entra in vigore all'atto dell'emanazione con decreto rettorale.

| | |
|---|----------|
| REGOLAMENTO DIDATTICO | 1 |
| TITOLO I - DATI GENERALI | 1 |
| ART. 1 FUNZIONI E STRUTTURA DEL CORSO DI STUDIO | 1 |
| ART. 2 OBIETTIVI FORMATIVI SPECIFICI, SBOCCHI OCCUPAZIONALI E PROFESSIONALI | 1 |
| ART. 3 REQUISITI DI AMMISSIONE E MODALITÀ DI VERIFICA | 3 |
| ART. 4 PASSAGGI E TRASFERIMENTI | 5 |
| TITOLO II - PERCORSO FORMATIVO | 6 |
| ART. 5 CURRICULA | 6 |
| ART. 6 PERCORSI FORMATIVI | 6 |
| ART. 7 STUDENTI PART-TIME | 10 |
| ART. 8 PROPEDEUTICITÀ, OBBLIGHI DI FREQUENZA | 10 |
| ART. 9 PIANI DI STUDIO | 10 |
| ART. 10 PROVA FINALE | 10 |
| TITOLO III - DOCENTI-TUTOR | 11 |
| ART. 11 DOCENTI | 11 |
| ART. 12 ORIENTAMENTO E TUTORATO | 11 |
| TITOLO IV - NORME COMUNI | 12 |
| ART. 13 APPROVAZIONE E MODIFICHE AL REGOLAMENTO | 12 |